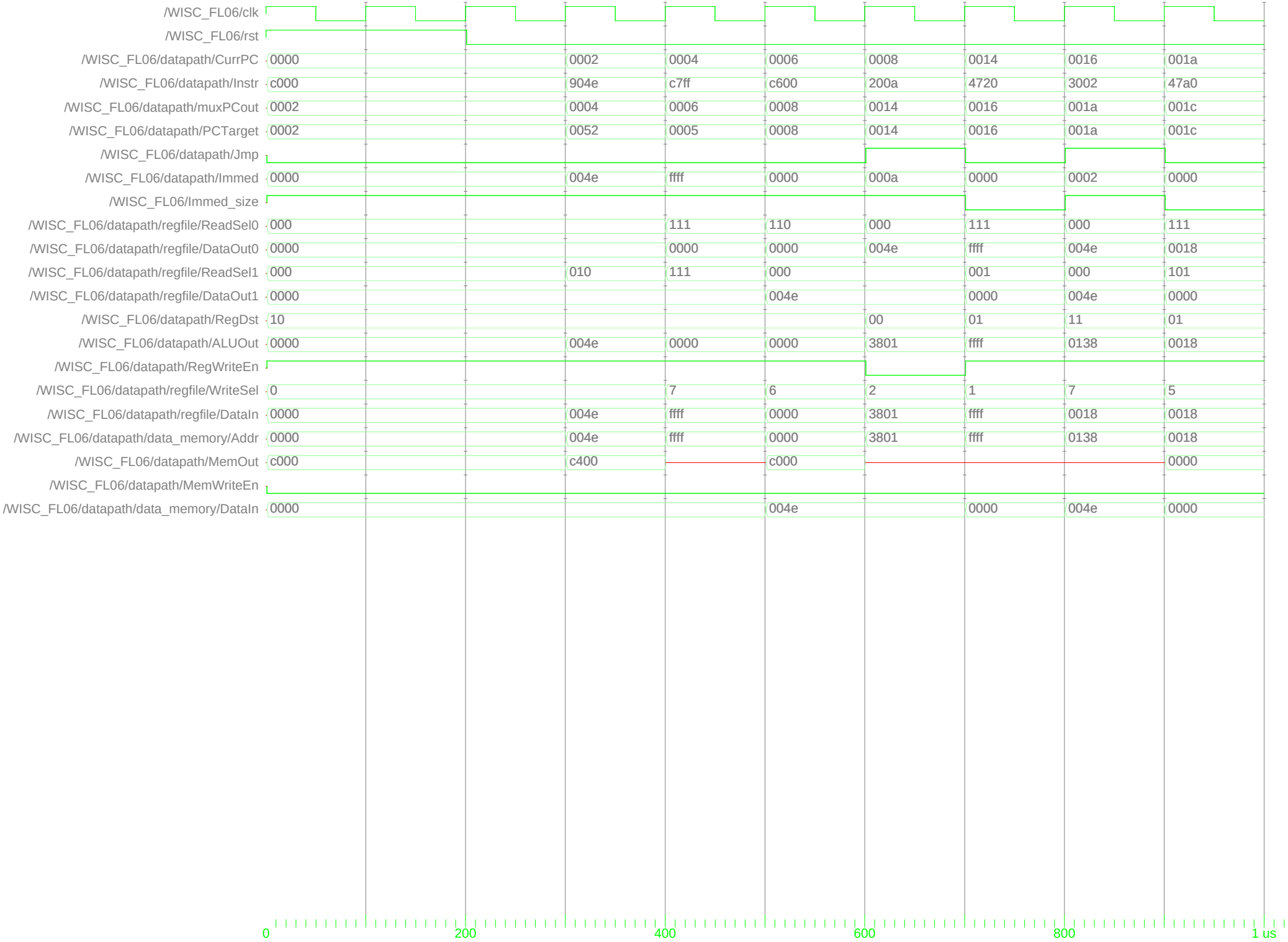

Entity:WISC_FL06 Architecture: Date: Thu Nov 09 2:06:47 AM Central Standard Time 2006 Row: 1 Page: 1

/WISC_FL06/clk										
/WISC_FL06/rst										
/WISC_FL06/datapath/CurrPC	001c	001e	004e	0050	0052	0054	0056	0058	005a	0032
/WISC_FL06/datapath/Instr	4077	3b09	c400	9432	c09c	dc10	ddf4	c755	2c64	c000
/WISC_FL06/datapath/muxPCout	001e	004e	0050	0052	0054	0056	0058	005a	0032	0034
/WISC_FL06/datapath/PCTarget	0015	004e	0050	0084	fff0	0046	004c	00af	0032	0034
/WISC_FL06/datapath/Jmp										
/WISC_FL06/datapath/Immed	fff7	0009	0000	0032	ff9c	fff0	fff4	0055	0064	0000
/WISC_FL06/Immed_size										
/WISC_FL06/datapath/regfile/ReadSel0	000	011	100		000	100	101	111	100	000
/WISC_FL06/datapath/regfile/DataOut0	004e	0045	0000		004e	0032	0018	0020	ffce	ff9c
/WISC_FL06/datapath/regfile/ReadSel1	011	000		001	100	000	111	010	011	000
/WISC_FL06/datapath/regfile/DataOut1	0000	004e		ffff	0032	ff9c	0020	0000	0045	ff9c
/WISC_FL06/datapath/RegDst	01	11	10			00		10	00	10
/WISC_FL06/datapath/ALUOut	0045	8a00	0000	0032	e004	ffce	0038	0400	fcef	ff9c
/WISC_FL06/datapath/RegWriteEn										
/WISC_FL06/datapath/regfile/WriteSel	3	7	4		0	4	5	7	1	0
/WISC_FL06/datapath/regfile/DataIn	0045	0020	0000	0032	ff9c	ffce	0038	0055	fcef	0000
/WISC_FL06/datapath/data_memory/Addr	0045	8a00	0000	0032	ff9c	ffce	0038	0055	fcef	0000
/WISC_FL06/datapath/MemOut	3e78		c000				602c	10dd		c000
/WISC_FL06/datapath/MemWriteEn										
/WISC_FL06/datapath/data_memory/DataIn	0000	004e		ffff	0032	ff9c	0020	0000	0045	ff9c

1200 1400 1600 1800 2 us

/WISC_FL06/clk										
/WISC_FL06/rst										
/WISC_FL06/datapath/CurrPC	0034	0036	0038	0066	0068	006a	0070	007c	007e	0042
/WISC_FL06/datapath/Instr	c101	c2ff	602c	681c	46c2	6904	6a0a	7a06	72c2	7140
/WISC_FL06/datapath/muxPCout	0036	0038	0066	0068	006a	0070	007c	007e	0042	0044
/WISC_FL06/datapath/PCTarget	0037	0037	0066	0084	006c	0070	007c	0084	0042	0084
/WISC_FL06/datapath/Jmp										
/WISC_FL06/datapath/Immed	0001	ffff	002c	001c	0002	0004	000a	0006	ffc2	0040
/WISC_FL06/Immed_size										
/WISC_FL06/datapath/regfile/ReadSel0	001	010	000		110	001	010			001
/WISC_FL06/datapath/regfile/DataOut0	ffff	0000	0000			0001	ffff			0001
/WISC_FL06/datapath/regfile/ReadSel1	000	111	001	000	110	000			110	010
/WISC_FL06/datapath/regfile/DataOut1	0000	0055	0001	0000		0000			0002	ffff
/WISC_FL06/datapath/RegDst	10		00		01	00				
/WISC_FL06/datapath/ALUOut	ffff	0000	0000		0002	0010	ffff			0001
/WISC_FL06/datapath/RegWriteEn										
/WISC_FL06/datapath/regfile/WriteSel	1	2	3	7	6	1	2	1	0	
/WISC_FL06/datapath/regfile/DataIn	0001	ffff	0000		0002	0010	ffff			0001
/WISC_FL06/datapath/data_memory/Addr	0001	ffff	0000		0002	0010	ffff			0001
/WISC_FL06/datapath/MemOut	0090		c000		904e	0000				0090
/WISC_FL06/datapath/MemWriteEn										
/WISC_FL06/datapath/data_memory/DataIn	0000	0055	0001	0000		0000			0002	ffff

2200 2400 2600 2800 3 us

/WISC_FL06/clk				
/WISC_FL06/rst				
/WISC_FL06/datapath/CurrPC	0044	0046	008a	008c
/WISC_FL06/datapath/Instr	613e	7842	46c4	0000
/WISC_FL06/datapath/muxPCout	0046	008a	008c	008c
/WISC_FL06/datapath/PCTarget	0084	008a	0090	008e
/WISC_FL06/datapath/Jmp				
/WISC_FL06/datapath/Immed	003e	0042	0004	0000
/WISC_FL06/Immed_size				
/WISC_FL06/datapath/regfile/ReadSel0	001	000	110	000
/WISC_FL06/datapath/regfile/DataOut0	0001	0000	0002	0000
/WISC_FL06/datapath/regfile/ReadSel1	001	010	110	000
/WISC_FL06/datapath/regfile/DataOut1	0001	ffff	0002	0000
/WISC_FL06/datapath/RegDst	00		01	00
/WISC_FL06/datapath/ALUOut	4000	0000	0006	0000
/WISC_FL06/datapath/RegWriteEn				
/WISC_FL06/datapath/regfile/WriteSel	7	0	6	0
/WISC_FL06/datapath/regfile/DataIn	4000	0000	0006	0000
/WISC_FL06/datapath/data_memory/Addr	4000	0000	0006	0000
/WISC_FL06/datapath/MemOut		c000	c600	c000
/WISC_FL06/datapath/MemWriteEn				
/WISC_FL06/datapath/data_memory/DataIn	0001	ffff	0002	0000

3200 3400 3600 3800 4 us

Entity:WISC_FL06 Architecture: Date: Thu Nov 09 2:06:47 AM Central Standard Time 2006 Row: 4 Page: 4